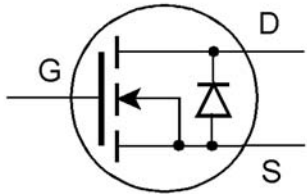
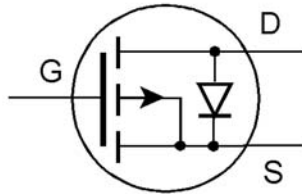


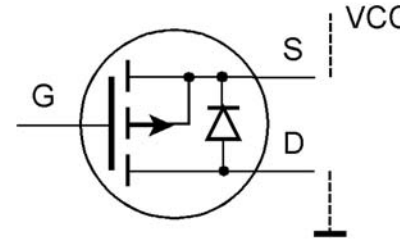
N-Kanal-FET



P-Kanal-FET



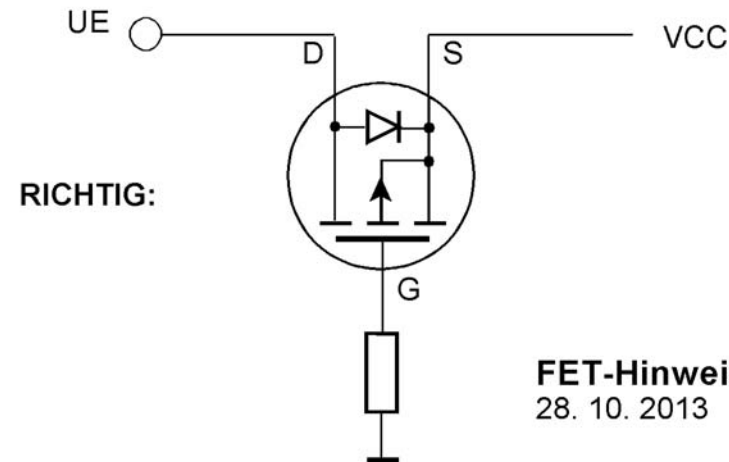
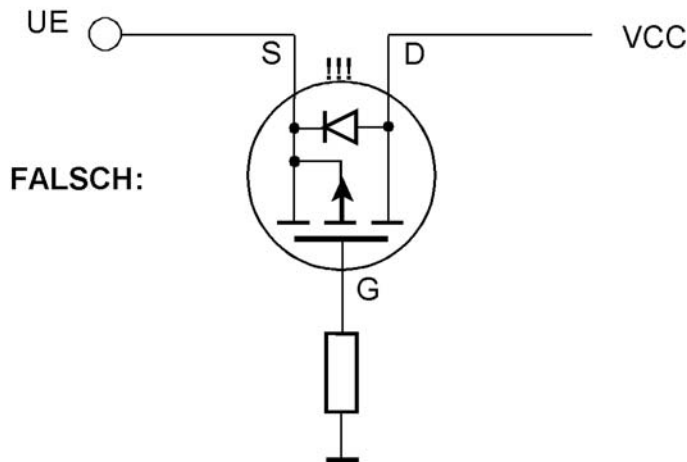
Der P-Kanal-FET an positiver Betriebsspannung:



Der Verpolschutz nach Bob Pease:

Es liegt nahe, einen P-Kanal-FET so in den Stromweg zu hängen. Er leitet nur dann, wenn der Sourceanschluß auf positiverem Pegel liegt als das Gate. Wird aber die Eingangsspannung falsch herum angeschlossen, so liegt die eingebaute Diode in Flußrichtung...

Deshalb wird der FET anders herum eingebaut. Source und Drain sind im Grunde gleich, nur die eingebaute Diode macht den Unterschied. Einsatzbereich gemäß der maximal zulässigen Spannung zwischen Gate und Source (Gate-to-Source Voltage  $V_{GS}$ . Typisch sind  $\pm 20$  V



**FET-Hinweise**  
28. 10. 2013